

SALTA, 30 de Setiembre de 2004

Expediente N° 8374/04

RES.D.N° 220/04

VISTO:

La solicitud interpuesta por el Departamento de Informática en el sentido de autorizar la realización de una Conferencia sobre el tema “Algoritmos en Hardware: Tecnología FPGA / VHDL”, a cargo del Dr. Eduardo Boemo;

CONSIDERANDO:

Que la realización de la citada disertación revista capital importancia, en tanto brinda la oportunidad de conocer y dar a conocer a la comunidad universitaria especializada en temas de Informática, Electrónica y Comunicaciones, estudiantes avanzados y doctorandos nuevas tecnologías, a la vez brindar a los mismos la posibilidad de establecer vinculaciones académicas con el disertante, que se desempeña en la Universidad Autónoma de Madrid – España;

POR ELLO y en uso de las atribuciones que le son propias;

EL DECANO DE LA FACULTAD DE CIENCIAS EXACTAS

R E S U E L V E:

ARTICULO 1°: Autorizar el desarrollo de la conferencia sobre el tema “Algoritmos en Hardware: Tecnología FPGA / VHDL”, la cual estará a cargo del Dr. Eduardo Boemo, docente de la Universidad Autónoma de Madrid – España, cuyas características serán las siguientes:

Objetivo: Presentación de la Tecnología FPGA para la constitución de procesadores customs. Principales características y opciones. Herramientas y Lenguaje de Descripción Hardware.

Destinatarios: Profesores de Ingeniería, Informática, Electrónica o Telecomunicaciones, Estudiantes de Doctorados, Alumnos de Grado Segundo Ciclo.

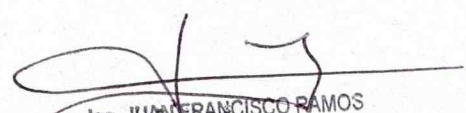
Duración: 3 (tres) horas.

ARTICULO 2°: Hágase saber mediante cartelera publíquese, remítase copia al Departamento de Informática y al Dr. Eduardo Boemo, agradeciéndose asimismo la valiosa colaboración brindada a esta Unidad Académica. Cumplido, ARCHIVESE.

NV
SZ


Prof. MARIA ELENA HIGA
SECRETARIA ACADEMICA
FACULTAD DE CIENCIAS EXACTAS




Ing. JUAN FRANCISCO RAMOS
DECANO
FACULTAD DE CIENCIAS EXACTAS